

(19)



JAPANESE PATENT OFFICE

PATENT ABSTRACTS OF JAPAN

(11) Publication number: 11085101 A

(43) Date of publication of application: 30 . 03 . 99

(51) Int. Cl.

G09G 3/28
G09G 3/20

(21) Application number: 09248987

(22) Date of filing: 12 . 09 . 97

(71) Applicant: FUJITSU LTD

(72) Inventor:
OGAWA KIYOTAKA
OTOBE YUKIO
WATABE YASUHIRO

(54) IMAGE PROCESSING CIRCUIT OF DISPLAY
DRIVE ASSEMBLY

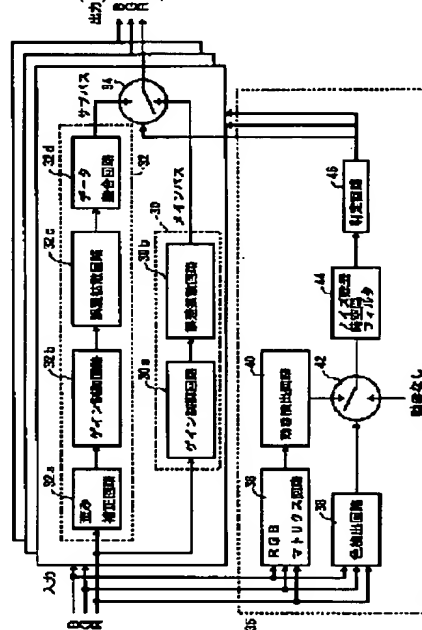
(57) Abstract:

PROBLEM TO BE SOLVED: To prevent noise occurrence by a diffusion error by switching main bus output to sub-bus output when a movement region is detected in detecting the conspicuous color space region of a pseudo contour by a color detecting means.

SOLUTION: The color detecting circuit 38 detects the color region where the pseudo contour is liable to appear if the pixels of input RGB signals exist in the region from these signals. A switch 42 selects the movement quantity outputted by a movement detecting circuit 40 when: the detection signal of the value 1 outputted by the color detecting circuit 38 is supplied to a control element. The switch selects the movement quantity (fixed value, for example, 0) of the absence of the movement and supplies the same to a noise removing space filter 44 in other times, i.e., in the color region of blue, etc., where the pseudo contour hardly appears. A decision circuit 46 forms such a changeover signal as to instruct the switch 34 to select the main bus 30 when the movement quantity supplied from the noise removing space filter 44 is below the prescribed threshold and to instruct the switch 34 to select the

sub-bus 32 when the movement quantity exceeds the threshold. The change over is executed by supplying the signal to the switch 34.

COPYRIGHT: (C)1999,JPO



BEST AVAILABLE COPY

(19) 日本国特許庁 (J P)

(12) 公開特許公報 (A)

(11) 特許出願公開番号

特開平11-85101

(43) 公開日 平成11年(1999) 3月30日

(51) Int.Cl.⁶

識別記号

F I

G 0 9 G 3/28
3/20

G 0 9 G 3/28
3/20

K
K

審査請求 未請求 請求項の数 5 O L (全 13 頁)

(21) 出願番号 特願平9-248987

(22) 出願日 平成9年(1997) 9月12日

(71) 出願人 000005223

富士通株式会社

神奈川県川崎市中原区上小田中4丁目1番
1号

(72) 発明者 小川 清隆

神奈川県川崎市中原区上小田中4丁目1番
1号 富士通株式会社内

(72) 発明者 乙部 幸男

神奈川県川崎市中原区上小田中4丁目1番
1号 富士通株式会社内

(72) 発明者 渡部 康弘

神奈川県川崎市中原区上小田中4丁目1番
1号 富士通株式会社内

(74) 代理人 弁理士 伊東 忠彦

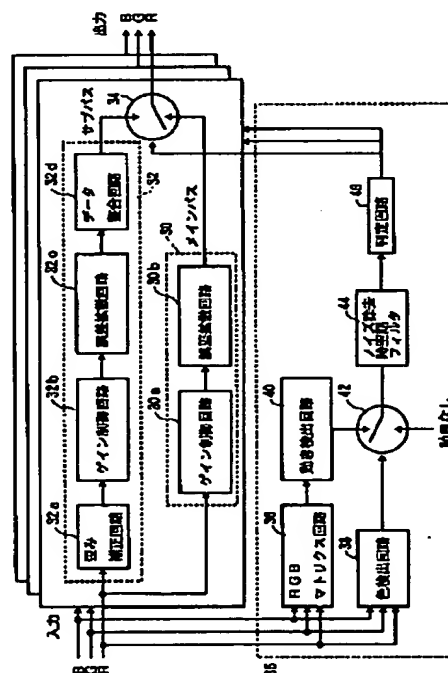
(54) 【発明の名称】 ディスプレイ駆動装置の画像処理回路

(57) 【要約】

【課題】 視覚上で疑似輪郭が目立つ領域をメインバスからサブバスに切り替え拡散誤差によるノイズを防止し、また、ノイズによる誤動作を防止するディスプレイ駆動装置の画像処理回路を提供することを目的とする。

【解決手段】 バス切替制御部に前記入力RGB信号から視覚特性上で疑似輪郭の目立ちやすい色空間領域を検出する色検出手段を有し、色検出手段で疑似輪郭の目立ちやすい色空間領域の検出時に前記動き領域を検出したときメインバス出力からサブバス出力への切り替えを行う。このように、視覚特性上で疑似輪郭の目立ちやすい色空間領域においてのみ動き領域を検出したときサブバスに切り替えるため、動きが検出された場合であっても疑似輪郭の目立たない色空間領域ではサブバスへの切り替えが行われず、上記切り替えて生じる拡散誤差によるノイズを防止できる。

本発明の画像処理回路のブロック図



【特許請求の範囲】

【請求項 1】 発光時間長によって輝度表現を行うディスプレイの駆動装置で、

入力される所定階調数の RGB 信号からそれ以下の階調数の RGB 信号を生成するメインバスと、

前記メインバスより少ない階調数の RGB 信号を生成するサブバスと、

前記メインバスの生成信号とサブバスの生成信号とを切り替えて出力するスイッチと、

前記入力 RGB 信号から求めた動き量が所定値を越える動き領域を検出し、前記動き領域では前記スイッチをメインバス出力からサブバス出力に切り替えるバス切替制御部とを有するディスプレイ駆動装置の画像処理回路において、

前記バス切替制御部に前記入力 RGB 信号から視覚特性上で疑似輪郭の目立ちやすい色空間領域を検出する色検出手段を有し、

前記色検出手段で疑似輪郭の目立ちやすい色空間領域の検出時に前記動き領域を検出したときメインバス出力からサブバス出力への切り替えを行うことを特徴とするディスプレイ駆動装置の画像処理回路。

【請求項 2】 請求項 1 記載のディスプレイ駆動装置の画像処理装置において、

前記バス切替制御部に、前記入力 RGB 信号から前記視覚特性上で疑似輪郭の目立ちやすい色に対して感度の高い単一信号を生成する RGB 演算手段を有し、

前記単一信号を用いて前記動き領域を検出することを特徴とするディスプレイ駆動装置の画像処理回路。

【請求項 3】 請求項 1 又は 2 記載のディスプレイ駆動装置の画像処理回路において、

前記バス切替制御部は、前記入力 RGB 信号から求めた動き量を、前記色検出手段で疑似輪郭の目立ちやすい色空間領域の検出時にのみ有効とし、有効とされた動き量のノイズ除去フィルタ処理を行った後、前記所定値と比較して動き領域を検出することを特徴とするディスプレイ駆動装置の画像処理回路。

【請求項 4】 請求項 1 又は 2 記載のディスプレイ駆動装置の画像処理回路において、

前記バス切替制御部は、前記入力 RGB 信号から求めた動き量のノイズ除去フィルタ処理を行った後、前記色検出手段で疑似輪郭の目立ちやすい色空間領域の検出時にのみ有効とし、有効とされた動き量を前記所定値と比較して動き領域を検出することを特徴とするディスプレイ駆動装置の画像処理回路。

【請求項 5】 請求項 2 乃至 4 のいずれかに記載のディスプレイ駆動装置の画像処理回路において、

前記メインバスの出力 RGB 信号の階調の前フィールドからの変移に基づいた重み量を求める重み演算手段を有し、

前記バス切替制御部は前記動き量に前記重み量で重み付

けを行った後、前記所定値と比較して動き領域を検出することを特徴とするディスプレイ駆動装置の画像処理回路。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】本発明はディスプレイ駆動装置の画像処理回路に関し、特にプラズマディスプレイ（以下、単に PDP とする）を駆動するのに適したディスプレイ駆動装置の画像処理回路に関する。

【0002】

【従来の技術】従来より、面放電を行う PDP が提案されており、これによると、画面上の全画素を表示データに応じて同時に発光させる。面放電を行う PDP は、前面ガラス基板の内面に 1 対の電極が形成され、内部に希ガスが封入された構造となっている。電極間に電圧を印加すると、電極面上に形成された誘電体層及び保護層の表面で面放電が起こり、紫外線が発生する。背面ガラス基板の内面には、3 原色である赤色（R）、緑色（G）及び青色（B）の蛍光体が塗布されており、紫外線によりこれらの蛍光体を励起発光させることによりカラー表示を行う。つまり、R、G 及び B の蛍光体が、画面を構成する各画素に対して割り当てられている。

【0003】図 12 は、例えば上記の如く面放電を行う PDP の階調駆動シーケンスの一例を説明する図である。同図に示すように、1 枚の画像を表示する時間である 1 フィールド期間を複数のサブフィールド期間に分けて、各サブフィールド期間における発光時間（以下、サステイン期間と言う）を制御することにより画像の階調表現を行う。1 サブフィールド期間は、そのサブフィールド期間内に発光させる全画素に対して壁電荷を形成させるアドレス期間と、輝度レベルを決定するサステイン期間とから構成される。このため、サブフィールド数を増やすとその数分だけアドレス期間が必要となり、相対的に発光に割り当てられるサステイン期間が短くなり、画面の輝度が低下することになる。

【0004】従って、PDP において限られたサブフィールド数を用いて表現可能な階調数を稼ぐためには、図 12 に示すようにビットの重み付けに比例したサステイン期間で PDP を階調駆動するのが一般的である。同図に示す例では、1 フィールド期間が 6 つのサブフィールド期間 SF1～SF6 からなり、各サブフィールドに対応させた 6 ビットの画素データにより 64 階調の表示を行う。サブフィールド期間 SF1～SF6 内のサステイン期間は便宜上夫々点灯するものとしてハッチングで示され、時間の比率（発光時間比）は SF1：SF2：SF3：SF4：SF5：SF6 が 1：2：4：8：16：32 に設定されている。尚、1 フィールド期間は約 16.7 ms である。

【0005】上記の如き階調駆動シーケンスを用いる PDP で動画像を表示する場合に、人間の目の残像効果等

により、移動する物体の表面上に本来は存在しないはずの不自然な色の輪郭が発生する現象が生じる。この現象により発生する輪郭を、以下においては「疑似輪郭」と呼ぶ。疑似輪郭が特に顕著となるのは、画面上の人物が動いた場合であり、肌色である例えば顔の部分に緑色や赤色の帯が目映ったりして、著しい画質の劣化を招いている。

【0006】本出願人は、このような疑似輪郭を抑圧するものとして、例えば特願平 8 - 2 6 3 3 9 8 号等のディスプレイ駆動装置を提案した。このディスプレイ駆動装置の画像処理回路の一例の構成図を図 1 3 に示す。この回路では発光時間比が 1 : 2 : 4 : 4 : 8 : 8 : 1 2 : 1 2 のサブフィールド構成をとっている。メインバス 1 0 は 6 ビット出力で 5 2 階調の実表示階調数を表現する。サブバス 1 2 は 4 ビット出力で 9 階調の実表示階調数を表現する。RGB マトリクス 1 4 は各 RGB 信号から輝度信号 Y ($Y = 0.30R + 0.59G + 0.11B$) を生成する。動き領域検出回路 1 6 は輝度信号から求めた 1 フィールド間の差分と 2 フィールド間の差分の最小値に基づいて、画像中の動きを含む領域を検出する。エッジ検出回路 1 8 は輝度信号から水平方向及び垂直方向のエッジを算出し、これらのエッジ量を求める。判定回路 2 0 は上記の検出された動き領域とエッジ量とに基づいて、疑似輪郭の発生しやすい画素を判定し、判定結果をレベル判定回路 2 2 に供給する。

【0007】また、レベル検出回路 2 4 はメインバス 1 0 からの RGB 信号の各々に基づいて輝度レベルを検出する。レベル判定回路 2 2 は判定回路 2 0 の判定結果及びレベル検出回路 2 4 で検出された輝度レベルに基づいて、所定レベル以上となった疑似輪郭の発生しやすい画素の画素データがサブバス 1 2 で処理されるようにバスを切り替える切り替え信号を生成してスイッチ 2 4 に供給し、これを切り替える。

【0008】これによって、通常はある程度の階調数が確保されたメインバス 1 0 により入力画像信号が処理され、疑似輪郭の発生しやすい画素のデータについてのみ入力画像信号をサブバス 1 2 で処理するようにバスを自動的に切り替える。

【0009】

【発明が解決しようとする課題】従来の画像処理回路ではメインバスかサブバスかの判定レベルの調整により、動きによって疑似輪郭の生じる領域をサブバスに切り替えることが可能である。しかし、実際には疑似輪郭が生じない領域もサブバスに切り替えてしまうことがある。その原因としては、第 1 に源画像の画像信号自体にノイズが含まれており、動き検出回路 1 6 が誤動作する場合、第 2 に疑似輪郭が発生しても人間の視覚特性では認知できない色空間があり、そのような領域についても疑似輪郭として検出される場合である。

【0010】このような場合、サブバスに切り替えられ

た部分では誤差拡散によるノイズ、つまり、階調が少なくなつてノイズのように見えるという問題があった。本発明は上記の点に鑑みなされたもので、視覚上で疑似輪郭が目立つ領域をメインバスからサブバスに切り替え拡散誤差によるノイズを防止し、また、ノイズによる誤動作を防止するディスプレイ駆動装置の画像処理回路を提供することを目的とする。

【0011】

【課題を解決するための手段】請求項 1 に記載の発明は、発光時間長によって輝度表現を行うディスプレイの駆動装置で、入力される所定階調数の RGB 信号からそれ以下の階調数の RGB 信号を生成するメインバスと、前記メインバスより少ない階調数の RGB 信号を生成するサブバスと、前記メインバスの生成信号とサブバスの生成信号とを切り替えて出力するスイッチと、前記入力 RGB 信号から求めた動き量が所定値を越える動き領域を検出し、前記動き領域では前記スイッチをメインバス出力からサブバス出力に切り替えるバス切替制御部とを有するディスプレイ駆動装置の画像処理回路において、前記バス切替制御部に前記入力 RGB 信号から視覚特性上で疑似輪郭の目立ちやすい色空間領域を検出する色検出手段を有し、前記色検出手段で疑似輪郭の目立ちやすい色空間領域の検出時に前記動き領域を検出したときメインバス出力からサブバス出力への切り替えを行う。

【0012】このように、視覚特性上で疑似輪郭の目立ちやすい色空間領域においてのみ動き領域を検出したときサブバスに切り替えるため、動きが検出された場合であっても疑似輪郭の目立たない色空間領域ではサブバスへの切り替えが行われず、上記切り替えて生じる拡散誤差によるノイズを防止できる。請求項 2 に記載の発明は、請求項 1 に記載のディスプレイ駆動装置の画像処理装置において、前記バス切替制御部に、前記入力 RGB 信号から前記視覚特性上で疑似輪郭の目立ちやすい色に対して感度の高い単一信号を生成する RGB 演算手段を有し、前記単一信号を用いて前記動き領域を検出する。

【0013】このように、疑似輪郭の目立ちやすい色に対して感度の高い単一信号を生成して動き領域を検出するため、ノイズ除去フィルタの感度を上げることなく、疑似輪郭が目立つ動き領域を特定でき、疑似輪郭の目立たない動き領域は検出しないため、ノイズによるサブバスへの切り替えの誤動作を防止できる。請求項 3 に記載の発明は、請求項 1 又は 2 に記載のディスプレイ駆動装置の画像処理回路において、前記バス切替制御部は、前記入力 RGB 信号から求めた動き量を、前記色検出手段で疑似輪郭の目立ちやすい色空間領域の検出時にのみ有効とし、有効とされた動き量のノイズ除去フィルタ処理を行った後、前記所定値と比較して動き領域を検出する。

【0014】このため、動き量が滑らかに変化して動き領域がブロック状にまとまり、メインバスからサブバスへの切り替えの頻度を小さくできる。請求項 4 に記載の

発明は、請求項 1 又は 2 記載のディスプレイ駆動装置の画像処理回路において、前記バス切替制御部は、前記入力 RGB 信号から求めた動き量のノイズ除去フィルタ処理を行った後、前記色検出手段で疑似輪郭の目立ちやすい色空間領域の検出時にのみ有効とし、有効とされた動き量を前記所定値と比較して動き領域を前記所定値と比較して動き領域を検出する。

【0015】このため、動き量は滑らかに変化しても、疑似輪郭の目立ちやすい色空間領域か否かによって画素単位で厳密にメインバスからサブバスへの切り替えが行われる。請求項 5 に記載の発明は、請求項乃至 4 のいずれかに記載のディスプレイ駆動装置の画像処理回路において、前記メインバスの出力 RGB 信号の階調の前フィールドからの変移に基づいた重み量を求める重み演算手段を有し、前記バス切替制御部は前記動き量に前記重み量で重み付けを行った後、前記所定値と比較して動き領域を検出する。

【0016】このように、メインバス出力の階調の前フィールドからの変移に基づいて、疑似輪郭の発生しやすい変移で大きな重み量を発生させ、この重み量で動き量の重み付けを行うため、疑似輪郭が発生しやすい変移が発生すると、動き領域と検出されやすくなり、サブバスへの切り替えによって、この場合の疑似輪郭の発生を防止できる。

【0017】

【発明の実施の形態】図 1 は本発明の画像処理回路の第 1 実施例を示すブロック図である。同図中、RGB 各色の入力画像信号はメインバス 30 とサブバス 32 夫々に供給されると共に、バス切替制御部 35 の RGB マトリクス回路 36 及び色検出回路 38 に供給される。

【0018】メインバス 30 は、図 1 に示す如く接続されたゲイン制御回路 30a と誤差拡散回路 30b とからなる。他方、サブバス 32 は、同図に示す如く接続された歪み補正回路 32a と、ゲイン制御回路 32b と、誤差拡散回路 32c と、データ整合回路 32d とからなる。本実施例では、メインバス 30 は、6 ビット出力で 52 の実表示階調数を表現するものとする。この場合、RGB 信号の各輝度レベルにおける点灯サブフィールド期間の配置は、図 2 に示す配置と同じであるものとする。従って、単色あたりの表示階調は、レベル 0 ～ 51 までの 52 階調である。

【0019】メインバス 30 を介して PDP 上で表示できる最高輝度レベルは、6 ビット出力で 51 である。又、入力画像信号の最高輝度レベルは、8 ビット入力で 255 である。このため、ゲイン制御回路 30a は、入力画像信号にゲイン係数 $51 \times 2^{8-6} / 255 = 2.04$

／255 を乗算する。このゲイン係数の乗算により、後段の誤差拡散回路 30b において、入力画像信号の全域にわたって誤差拡散処理を行うことができる。尚、ゲイン制御回路 32b は、一般的な乗算器や ROM、RAM 等で構成することができる。

【0020】誤差拡散回路 30b は、ゲイン制御回路 30a を介して得られる画像信号に対して誤差拡散を行うことにより、疑似的に中間調を生成し、あたかも階調数が増えたかのような印象を与える。本実施例では、メインバス 30 の表示階調数は 52 であるため、誤差拡散回路 30b の出力ビット数は 6 である。本実施例では、サブバス 32 は、4 ビット出力で 9 の実表示階調数を表現するものとする。この場合、RGB 信号の各輝度レベルにおける点灯サブフィールド期間の配置は、図 3 に示す配置と同じであるものとする。従って、単色あたりの表示階調は、レベル 0 ～ 8 までの 9 階調である。

【0021】サブバス 32 においては、0 ～ 8 までの 9 ステップの階調を表現可能であるが、輝度量は 0, 1, 3, 7, 11, . . . といった具合に、均等には増加しない。従って、誤差拡散後の表示特性と逆関数の補正を行い、全体としては線形の表示特性を得る必要がある。歪み補正回路 32a では、このような逆関数特性を ROM 又は RAM テーブルに格納している。

【0022】サブバス 32 を介して PDP 上で表示できる最高輝度レベルは、4 ビット出力で 8 である。又、入力画像信号の最高輝度レベルは、8 ビット入力で 255 である。このため、ゲイン制御回路 32b は、入力画像信号にゲイン係数 $8 \times 2^{8-4} / 255 = 128 / 255$ を乗算する。このゲイン係数の乗算により、後段の誤差拡散回路 32c において、入力画像信号の全域にわたって誤差拡散処理を行うことができる。尚、ゲイン制御回路 32b は、一般的な乗算器や ROM、RAM 等で構成することができる。

【0023】誤差拡散回路 32c は、ゲイン制御回路 32b を介して得られる画像信号に対して誤差拡散を行うことにより、疑似的に中間調を生成し、あたかも階調数が増えたかのような印象を与える。本実施例では、サブバス 32 の表示階調数は 9 であるため、誤差拡散回路 32c の出力ビット数は 4 である。データ整合回路 32d は、サブバス 32 における輝度レベルを、メインバス 30 における輝度レベルに整合させるために設けられている。データ整合回路 32d は、本実施例では表 1 の如きテーブルを ROM 又は RAM テーブルで構成されている。

【0024】

【表 1】

サブバスでの輝度レベル	メインバスでの輝度レベル
0	0
1	1
2	3
3	7
4	11
5	19
6	27
7	39
8	51

【0025】スイッチ回路34は、バス切替制御部35の判定回路46からのバス選択／切り替え信号に基づいて、入力画像信号に応じて使用するバスを切り替える。従って、入力画像信号を構成するRGB信号に対しては、R、G、Bとで夫々独立してバスの切り替えが行われる。このため、同一画素に関するRGB信号であっても、例えばR信号はメインバス30で処理され、G信号及びB信号が共にサブバス32で処理されるといったこともある。

【0026】動き検出を行う場合、フィールド単位のメモリが必要となるため、RGB3系統独立して検出を行うのは回路規模の増大をまねくため、本実施例ではRGBマトリクス回路(RGB演算手段)36によりY+I信号に変換する。輝度信号Yの生成式は $Y=0.30R+0.59G+0.11B$ である。図4(A)、(B)、(C)に示すカラーバー表示用の各RGB信号を入力したとき輝度信号Yは図4(D)に示すようになる。

【0027】実際にPDPで表示している場合、疑似輪郭が目立ちやすいのは肌色の部分である。これは人間の色に対する感度が高いことに起因している。カラーコンポジット信号であるNTSC規格でも色差を表わすI、Q軸で肌色方向のI軸はQ軸に対し3倍の帯域を割り当てられている。色差信号Iは $I=0.60R-0.28G-0.32B$ と規格されている。

【0028】本実施例では3系統のRGB信号を輝度Yと色差Iとで合成したY+I軸に変換して動き検出を行う。輝度Yと色差Iの生成式はRGB空間からYIQ空間への変換ベクトルと考えることができ、 $Y+I=0.90R+0.31G-0.2B$ となる。この演算によるY+I信号の波形を図4(E)に示す。ここでは、視覚感度の高い肌色に近い黄色と赤のレベルが高くなり、視覚感度の低い青のレベルが低くなっている。

【0029】色検出回路(色検出手段)38は入力RGB信号からその画素が疑似輪郭の出やすい色領域にある

場合に、それを検出する。図5は色検出回路38の一実施例のブロック図を示す。同図中、セクタ51、52は各RGB信号とスレッショルドレベルT1とを独立に選択するよう予め設定されており、ここで選択した信号を比較器57に供給する。例えばセクタ51はR信号を選択し、セクタ52はスレッショルドレベルT1を選択するものとする、比較器57は $R < T1$ のときにハイレベル $R \geq T1$ のときにローレベルの比較結果を出力し、この出力信号は論理回路60に供給される。同様にセクタ53、54は各RGB信号とスレッショルドレベルT2とを独立に選択するよう予め設定されており、ここで選択された信号は比較器58で互いに比較され、その比較結果が論理回路60に供給される。また、セクタ55、56は各RGB信号とスレッショルドレベルT3とを独立に選択するよう予め設定されており、ここで選択された信号は比較器59で比較され、その比較結果が論理回路61に供給される。論理回路60の出力は論理回路61に供給される。

【0030】論理回路60、61夫々は比較器または論理回路からの2入力のアンド演算、オア演算を行って、いずれか一方の演算結果を選択して出力する。どちらを選択するかは選択信号により予め設定されている。このような構成とすることにより、RGB信号から疑似輪郭の出やすい肌色近傍の色空間領域にある場合に値1の検出信号を出力する。

【0031】なお、この他にも各RGB信号の上位数ビットをアドレスとして、肌色近傍の色空間領域のアドレスについて値1を予め書き込んだROM等で色検出回路28を構成しても良い。この場合もRGB信号から疑似輪郭の出やすい肌色近傍の色空間領域にある場合に値1の検出信号が出力される。スイッチ42は色検出回路28の出力する値1の検出信号を制御端子に供給されると動き検出回路40の出力する動き量を選択し、そうでないとき即ち疑似輪郭の出にくい青色等の色領域では動き

20

30

40

50

なしの動き量（固定値、例えば 0）を選択してノイズ除去時空間フィルタ 4 4 に供給する。

【0032】図 6 は、図 1 に示す動き検出回路 4 0 の一実施例を示すブロック図である。図 6 中、エッジ検出回路 4 0 a は、図示の如く接続された 1 H 遅延回路 8 1、8 2、遅延回路 8 3、減算回路 8 4、8 5、絶対値回路 8 6、8 7、最大値検出回路 8 8、8 9、乗算回路 9 0、9 2、9 3 及び加算回路 9 2 を有する。動き領域検出回路 6 4 3 は、図示の如く接続された 1 V 遅延回路 1 2 1、1 2 2、減算回路 1 2 3、1 2 4、絶対値回路 1 2 5、1 2 6 及び最小値検出回路 1 2 7 を有する。尚、1 H は入力画像信号の 1 水平走査期間を示し、1 V は入力画像信号の 1 垂直走査期間を示す。

【0033】エッジ検出回路 4 0 a において、減算回路 8 4 は、現在の入力輝度信号 Y と 2 H 前の入力輝度信号 Y との差分を求め、絶対値回路 8 6 は減算回路 8 4 からの差分の絶対値を求める。最大値検出回路 8 8 は、絶対値回路 8 6 で求められた絶対値のうち、例えば最も大きい 3 つの絶対値を検出して乗算回路 9 0 に出力する。乗算回路 9 0 には、水平方向に延在する横エッジを検出する感度を決定する係数が入力されており、乗算回路 9 0 の出力は加算回路 9 2 に出力される。他方、遅延回路 8 3 は、入力輝度信号 Y を画素単位 (D) で遅延するので、減算回路 8 5 は入力画像信号の画素間の差分を求める。絶対値回路 8 7 は減算回路 8 5 からの差分の絶対値を求める。最大値検出回路 8 9 は、絶対値回路 8 7 で求められた絶対値のうち、例えば最も大きい 3 つの絶対値を検出して乗算回路 9 1 に出力する。乗算回路 9 1 には、垂直方向に延在する縦エッジを検出する感度を決定する係数が入力されており、乗算回路 9 1 の出力は加算回路 9 2 に出力される。加算回路 9 2 の出力は乗算回路 9 3 に供給され、全体としてのエッジ感度を決定する係数を乗算される。これにより、乗算回路 9 3 は、エッジ量を示す信号が出力して後述する除算回路 1 3 1 に供給する。

【0034】動き領域検出回路 4 0 b において、減算回路 1 2 3 は入力輝度信号 Y の隣り合う 2 フィールド期間の差分を求めて絶対値回路 1 2 5 に出力する。減算回路 1 2 4 は入力輝度信号 Y の隣り合う 2 フレーム期間の差分を求めて絶対値回路 1 2 6 に出力する。従って、絶対値回路 1 2 5 は、現在のフィールド期間と 1 フィールド期間前の入力輝度信号 Y の差分の絶対値を求めて最小値検出回路 1 2 7 に出力する。他方、絶対値回路 1 2 6 は、現在のフィールド期間と 2 フィールド期間前の入力輝度信号 Y の差分の絶対値を求めて最小値検出回路 1 2 7 に出力する。最小値検出回路 1 2 7 は、絶対値回路 1 2 5、1 2 6 からの絶対値のうち、最小値を動き量を示す信号として後述する除算回路 1 3 1 に供給する。ノンインターレイス方式を採用する場合、奇数番目のフィールド期間とその次の偶数番目のフィールド期間とでは、

実際には画像中に動きがないにも拘らず差分が検出されてしまう可能性がある。そこで、差分は、現在のフィールド期間の入力輝度信号 Y と 1 フィールド期間前及び 2 フィールド期間前の入力輝度信号 Y との夫々について求め、その絶対値の最小値から動き量を求めるようにしている。

【0035】尚、絶対値回路 1 2 5、1 2 6 から得られる差分の絶対値の単位は例えば (レベル/フィールド) であり、最小値回路 1 2 7 から得られる動き量の単位は例えば (ドット/フィールド) である。ここで、動き量は、動き量 (ドット/フィールド) = { (| 差分 (最小値) (レベル/フィールド) |) ÷ { | 傾き (レベル/ドット) | } } で表される。

【0036】除算回路 1 3 1 は、最小値検出回路 1 2 7 から得られる動き量を乗算回路 9 3 から得られるエッジ量で除算することにより、画像中の動きの度合い、即ち、動き量を正規化する。除算回路 1 3 1 で正規化された動き量は、スイッチ 4 4 に供給される。スイッチ 4 4 で選択された動き量は孤立点除去回路とテンポラリフィルタと 2 次元 L P F (ローパスフィルタ) とよりなるノイズ除去時空間フィルタ 4 4 に供給される。孤立点除去回路は、ノイズ等の孤立した画像データを除去するために設けられている。例えば、画像中の所定範囲内において、周囲の画素が動きを示していないのに中心部の 1 画素だけが動いていれば、この 1 画素はノイズと見なせる。従って、このような場合には、孤立点除去回路 1 3 2 で孤立点を除去する。具体的には、孤立点は、各ラインの画素の動き量をしきい値と比較し、しきい値以下の動き量の画素については動きがない画素とみなすことで除去可能である。

【0037】テンポラリフィルタは、動きを示す画素のデータのレベルの立ち下がり時間を時間軸上緩やかに補正するために設けられている。例えば、画像中、特定の画素が動いていて急に止ると、画像データとしてはこの特定画素が止っているが、人間の目には残像効果等で直ちに止って見えない。そこで、テンポラリフィルタは、動きを示す画素のデータのレベルの立ち下がり時間を時間軸上緩やかに補正することで、PDP 上の画像の表示を人間の目の特性に合わせて違和感を少なくする。具体的には、テンポラリフィルタは、孤立点除去回路 1 3 2 から得られる動き量及び後述するメモリから読み出した値のうち最大値を求め、最大値に 1 未満の係数を乗算してメモリに格納する。求められた最大値は、テンポラリフィルタ 1 3 3 の出力として 2 次元 L P F に供給される。つまり、メモリに格納される動き量は、少しずつ減少するので、実際の動き量がゼロになってもテンポラリフィルタ 1 3 3 から出力される動き量は緩やかに減少する。

【0038】2 次元 L P F は、1 つの画素のデータを、その周辺の画素のデータに基づいて補正することで、ある範囲内の画素のデータを平均化して、1 つの画素だけ

がその周辺の画素と極端に異なるレベルとなることを防止する。つまり、2次元LPF134は、動き量を2次元空間的に補正する。判定回路46はノイズ除去時空間フィルタ44から供給される動き量が所定の閾値以下の場合、スイッチ34にメインパス30を選択させ、動き量が閾値を越えるとスイッチ34にサブパス32を選択させるような切り替え信号を生成してスイッチ34に供給し、これを切り替える。

【0039】ここで、疑似輪郭の目立ち易い色とは、人間の視覚感度の高い肌色であり、逆に感度が低い色は青色である。源画像の画像信号自体にノイズが含まれている場合は、ノイズ除去フィルタの感度を上げることによって解決できるが、動き領域自体が減少してしまうため、肝心の疑似輪郭の発生している領域をカバーできなくなってしまう。具体的には、背景が青い空で人が移動しているような絵柄では、背景のノイズを除去するように感度を設定すると、移動している人の動き領域が減少する。

【0040】動き検出に使う信号を、肌色の時最大になり青色では最小になるような、RGB演算回路を用い、ノイズ除去フィルタの感度をあまり上げなくても疑似輪郭の生じている領域が特定できる。同じように移動している肌色の部分と青色の部分があった場合、前者では疑似輪郭が目立つが、後者では目立たないという現象については、本発明では肌色部分を検出し、その領域のみ動き検出を行うため、青色の部分では動き量が動きなしの値となり、この部分でサブパスへの切り替えが防止され誤差拡散によるノイズの発生を防止できる。

【0041】図7は本発明の画像処理装置の第2実施例を示すブロック図である。同図中、図1と同一部分には同一符号を付し、その説明を省略する。図7においては、動き検出回路40の出力する動き量を直接ノイズ除去時空間フィルタ44に供給して、この時空間フィルタ44の出力する動き量をスイッチ42に供給する。スイッチ42が色検出回路38の出力する検出信号によって上記の動き量と動きなしの動き量とを切り替え、スイッチ42の出力する動き量が判定回路46に供給される。

【0042】図1の第1実施例ではスイッチ42による切り替えの後にノイズ除去フィルタ44を通すため動き量が滑らかに変化するので、サブパス32で処理される画素の領域がブロック状にまとまるが、上記の第2実施例ではノイズ除去時空間フィルタ44を通した動き量がスイッチ42で切り替えられて判定回路46に供給されるため、サブパス32で処理される画素はブロック状にまとまることが少なく画素単位で厳密に切り替えられる。

【0043】図8は本発明の画像処理装置の第3実施例を示すブロック図である。同図中、図1と同一部分には同一符号を付し、その説明を省略する。図8においてはノイズ除去時空間フィルタ44の出力する動き量を、R

GBの各系に対して設けた判定部140に供給する。判定部140は階調変移検出回路142と加算器144と判定回路146とからなる。

【0044】階調変移検出回路(重み演算手段)142は図9に示すように、メインパス30からの出力階調データと、フィールドメモリ146に格納された1フィールド前の階調データとを入力アドレスとしてアクセスされる変換テーブル148で構成される。この変換テーブル148は階調データが1フィールド期間で変化するとき疑似輪郭が発生しやすいような変移をした場合に値が大きく、疑似輪郭が発生しにくいような変移をした場合に値が小さくなる重み量が図10に示すように予め書き込まれている。

【0045】この階調変移検出回路142の出力する重み量は加算器14で動き量に加算され、判定回路146に供給される。判定回路146は重み量が加算された動き量を所定の閾値と比較して閾値を越えたときにサブパス34を選択させる切り替え信号を生成してスイッチ34に供給し、これを切り替える。ここで、疑似輪郭は微少な階調変移の画素において発生するため、このような疑似輪郭の発生しやすい階調の変移を検出して重み量を設定することにより、この第3実施例では更に疑似輪郭の発生を精度良く防止できる。

【0046】図11は本発明の画像処理回路を適用したディスプレイ駆動装置の一実施例のブロック図を示す。ディスプレイ駆動装置は、画像処理回路150と大略点灯時刻制御回路151とPDP駆動回路152とからなる。PDP駆動回路152は、大略フィールドメモリ153と、メモリコントローラ154と、スキャンコントローラ155と、スキャンドライバ156と、アドレスドライバ157とからなる。図10では、便宜上、PDP158がPDP駆動回路152内に図示されている。

【0047】点灯時刻制御回路151は、画像処理回路150からRGB信号を供給され、どの階調がどの時刻のサブフィールドで点灯するかを示す被変換データに変換されてPDP駆動回路152に供給される。本実施例では、フィールドメモリ153は、メモリコントローラ154の制御下で上記被変換データの書き込み及び読み出しを行う。アドレスドライバ157は、フィールドメモリ153から読み出されたデータに基づいてPDP158を駆動する。スキャンコントローラ155は、スキャンドライバ156を制御することによりPDP158の駆動を制御する。PDP158がスキャンドライバ156及びアドレスドライバ157に駆動されることにより、各サブフィールド内で発光する画素に対して壁電荷が形成されたり、サステイン(発光)パルスが生成されたりする。

【0048】

【発明の効果】上述の如く、請求項1に記載の発明は、発光時間長によって輝度表現を行うディスプレイの駆動

装置で、入力される所定階調数のRGB信号からそれ以下の階調数のRGB信号を生成するメインバスと、前記メインバスより少ない階調数のRGB信号を生成するサブバスと、前記メインバスの生成信号とサブバスの生成信号とを切り替えて出力するスイッチと、前記入力RGB信号から求めた動き量が所定値を越える動き領域を検出し、前記動き領域では前記スイッチをメインバス出力からサブバス出力に切り替えるバス切替制御部とを有するディスプレイ駆動装置の画像処理回路において、前記バス切替制御部に前記入力RGB信号から視覚特性上で

疑似輪郭の目立ちやすい色空間領域を検出する色検出手段を有し、前記色検出手段で疑似輪郭の目立ちやすい色空間領域の検出時に前記動き領域を検出したときメインバス出力からサブバス出力への切り替えを行う。
 【0049】このように、視覚特性上で疑似輪郭の目立ちやすい色空間領域においてのみ動き領域を検出したときサブバスに切り替えるため、動きが検出された場合であっても疑似輪郭の目立たない色空間領域ではサブバスへの切り替えが行われず、上記切り替えて生じる拡散誤差によるノイズを防止できる。また、請求項2に記載の

発明は、請求項1記載のディスプレイ駆動装置の画像処理装置において、前記バス切替制御部に、前記入力RGB信号から前記視覚特性上で疑似輪郭の目立ちやすい色に対して感度の高い単一信号を生成するRGB演算手段を有し、前記単一信号を用いて前記動き領域を検出する。
 【0050】このように、疑似輪郭の目立ちやすい色に対して感度の高い単一信号を生成して動き領域を検出するため、ノイズ除去フィルタの感度を上げることなく、疑似輪郭が目立つ動き領域を特定でき、疑似輪郭の目立たない動き領域は検出しないため、ノイズによるサブバスへの切り替えの誤動作を防止できる。また、請求項3に記載の発明は、請求項1又は2記載のディスプレイ駆動装置の画像処理回路において、前記バス切替制御部は、前記入力RGB信号から求めた動き量を、前記色検出手段で疑似輪郭の目立ちやすい色空間領域の検出時にのみ有効とし、有効とされた動き量のノイズ除去フィルタ処理を行った後、前記所定値と比較して動き領域を検出する。

【0051】このため、動き量が滑らかに変化して動き領域がブロック状にまとまり、メインバスからサブバスへの切り替えの頻度を小さくできる。また、請求項4に記載の発明は、請求項1又は2記載のディスプレイ駆動装置の画像処理回路において、前記バス切替制御部は、前記入力RGB信号から求めた動き量のノイズ除去フィルタ処理を行った後、前記色検出手段で疑似輪郭の目立ちやすい色空間領域の検出時にのみ有効とし、有効とされた動き量を前記所定値と比較して動き領域を前記所定値と比較して動き領域を検出する。

【0052】このため、動き量は滑らかに変化しても、

疑似輪郭の目立ちやすい色空間領域か否かによって画素単位で厳密にメインバスからサブバスへの切り替えが行われる。また、請求項5に記載の発明は、請求項乃至4のいずれかに記載のディスプレイ駆動装置の画像処理回路において、前記メインバスの出力RGB信号の階調の前フィールドからの変移に基づいた重み量を求める重み演算手段を有し、前記バス切替制御部は前記動き量に前記重み量で重み付けを行った後、前記所定値と比較して動き領域を検出する。

【0053】このように、メインバス出力の階調の前フィールドからの変移に基づいて、疑似輪郭の発生しやすい変移で大きな重み量を発生させ、この重み量で動き量の重み付けを行うため、疑似輪郭が発生しやすい変移が発生すると、動き領域と検出されやすくなり、サブバスへの切り替えによって、この場合の疑似輪郭の発生を防止できる。

【図面の簡単な説明】

【図1】本発明の画像処理回路のブロック図である。

【図2】サブバスにおける点灯サブフィールド期間の配置を示す図である。

【図3】メインバスにおける点灯サブフィールド期間の配置を示す図である。

【図4】RGBマトリックスの動作を説明するための図である。

【図5】色検出回路のブロック図である。

【図6】動き検出回路のブロック図である。

【図7】本発明の画像処理回路のブロック図である。

【図8】本発明の画像処理回路のブロック図である。

【図9】階調変移検出回路のブロック図である。

【図10】変換テーブルを説明するための図である。

【図11】本発明回路を適用したディスプレイ駆動装置のブロック図である。

【図12】面放電を行うPDPの階調駆動シーケンスの一例を説明するための図である。

【図13】従来回路のブロック図である。

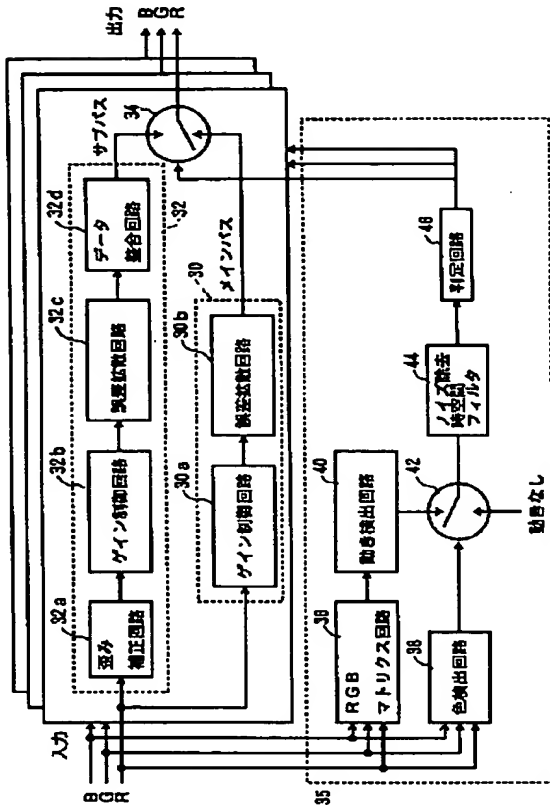
【符号の説明】

- 30 メインバス
- 30a ゲイン制御回路
- 30b, 32c 誤差拡散回路
- 32 サブバス
- 32a 歪み補正回路
- 32b ゲイン制御回路
- 32d データ整合回路
- 34, 42 スイッチ
- 35 バス切替制御部
- 36 RGBマトリックス回路
- 38 色検出回路
- 40 動き検出回路
- 44 ノイズ除去時空間フィルタ
- 46, 146 判定回路

140 判定部
142 階調変移検出回路

【図1】

本発明の画像処理回路のブロック図



144 加算器

【図2】

サブバスにおける点灯サブフィールド期間の配置を示す図

輝度	SF1 1	SF2 2	SF3 4	SF4 4	SF5 8	SF6 8	SF7 12	SF8 12
0 (0)								
1 (1)								
2 (2)								
3 (3)								
4 (4)								
5 (5)								
6 (6)								
7 (7)								
8 (8)								
9 (9)								
10 (10)								
11 (11)								
12 (12)								
13 (13)								
14 (14)								
15 (15)								
16 (16)								
17 (17)								
18 (18)								
19 (19)								
20 (20)								
21 (21)								
22 (22)								
23 (23)								
24 (24)								
25 (25)								
26 (26)								
27 (27)								
28 (28)								
29 (29)								
30 (30)								
31 (31)								
32 (32)								
33 (33)								
34 (34)								
35 (35)								

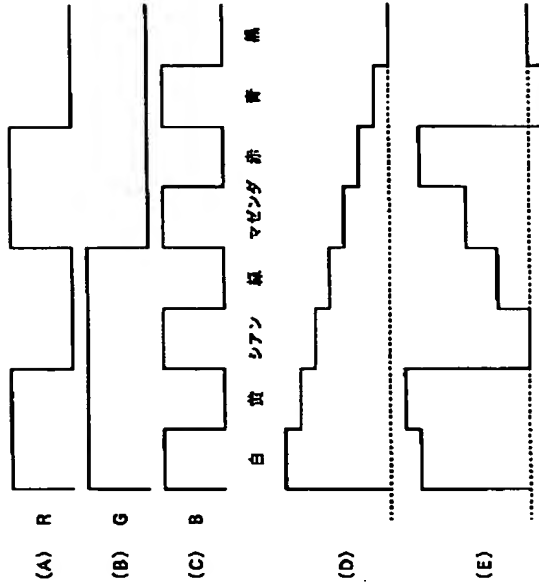
【図3】

メインバスにおける点灯サブフィールド期間の配置を示す図

輝度	SF1 1	SF2 2	SF3 4	SF4 4	SF5 8	SF6 8	SF7 12	SF8 12
0 (0)								
1 (1)								
2 (2)								
3 (3)								
4 (4)								
5 (5)								
6 (6)								
7 (7)								
8 (8)								
9 (9)								
10 (10)								
11 (11)								
12 (12)								
13 (13)								
14 (14)								
15 (15)								
16 (16)								
17 (17)								
18 (18)								
19 (19)								
20 (20)								
21 (21)								
22 (22)								
23 (23)								
24 (24)								
25 (25)								
26 (26)								
27 (27)								
28 (28)								
29 (29)								
30 (30)								
31 (31)								
32 (32)								
33 (33)								
34 (34)								
35 (35)								
36 (36)								
37 (37)								
38 (38)								
39 (39)								
40 (40)								
41 (41)								
42 (42)								
43 (43)								
44 (44)								
45 (45)								
46 (46)								
47 (47)								
48 (48)								
49 (49)								
50 (50)								
51 (51)								

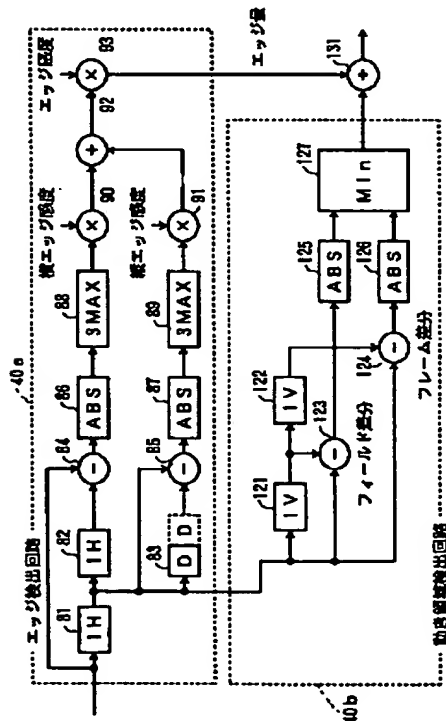
【図4】

RGBマトリクス of 動作を説明するための図



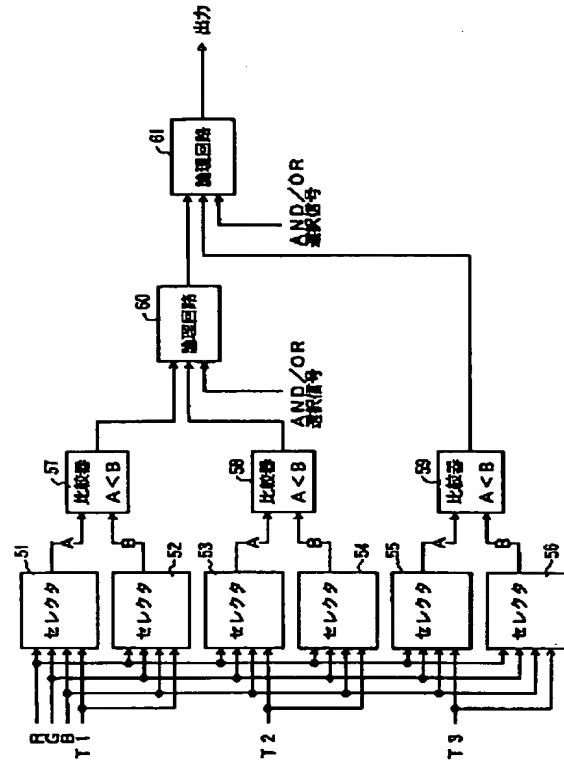
【図 6】

動き検出回路のブロック図



【图 5】

色検出回路のブロック図



【図 10】

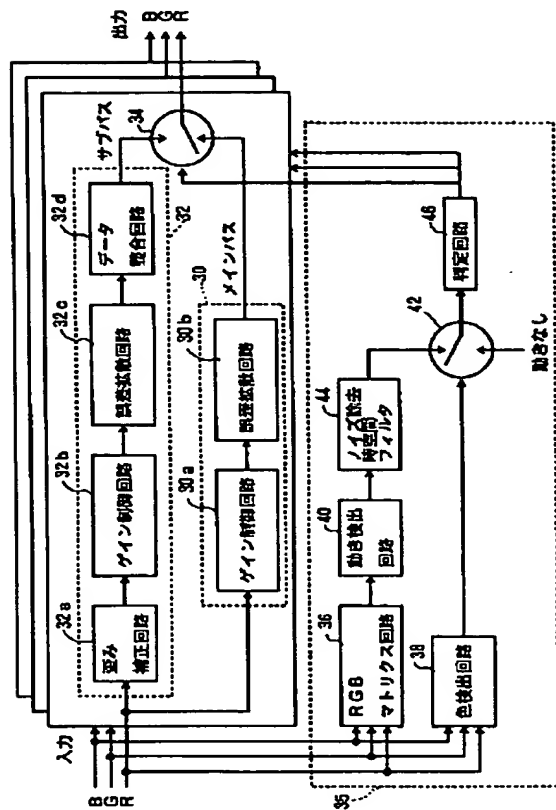
変換テーブルを説明するための図

現アイランドの隊員												
24	25	26	27	28	29	30	31	32	33			
22	2	1	0	0	8	5	4	3	2	1		
23	3	2	1	0	7	6	5	4	3	2		
24	0	0	0	0	6	7	9	5	4	3		
25	0	0	1	0	8	8	7	6	5	4		
26	0	1	0	0	10	9	8	7	6	5		
27	0	0	0	0	11	10	9	8	7	6		
28	8	9	10	11	0	0	0	0	4	3		
29	7	8	9	10	0	0	1	0	5	4		
30	6	7	8	9	0	1	0	0	6	5		
31	5	6	7	8	0	0	0	0	7	6		
32	4	5	6	7	4	5	6	7	0	0		
33	3	4	5	6	3	4	5	6	0	0		

長ハ一ニエ日曜日

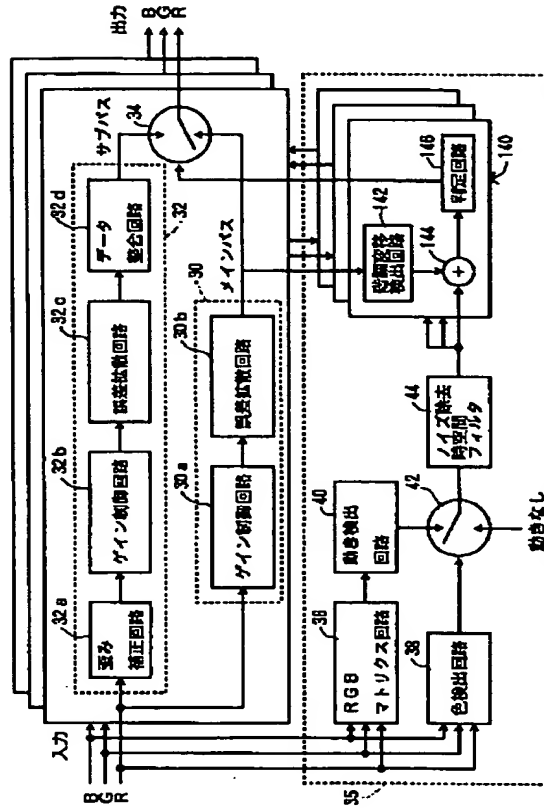
【図7】

本発明の画像処理回路のブロック図



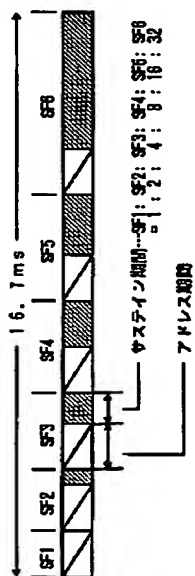
【図8】

本発明の画像処理回路のブロック図



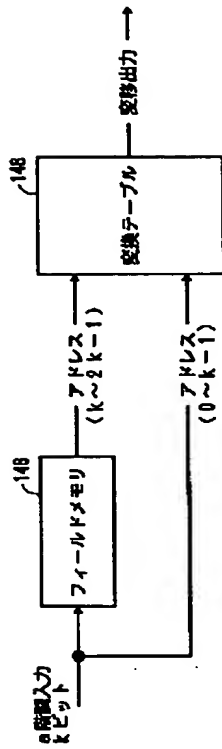
【図12】

面放電を行うPDPの陰極駆動シーケンスの一例を説明するための図



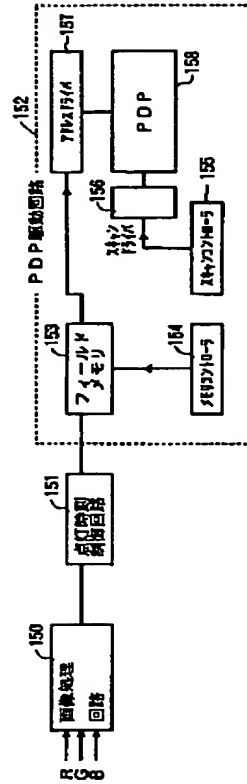
【図 9】

階調変換回路のブロック図

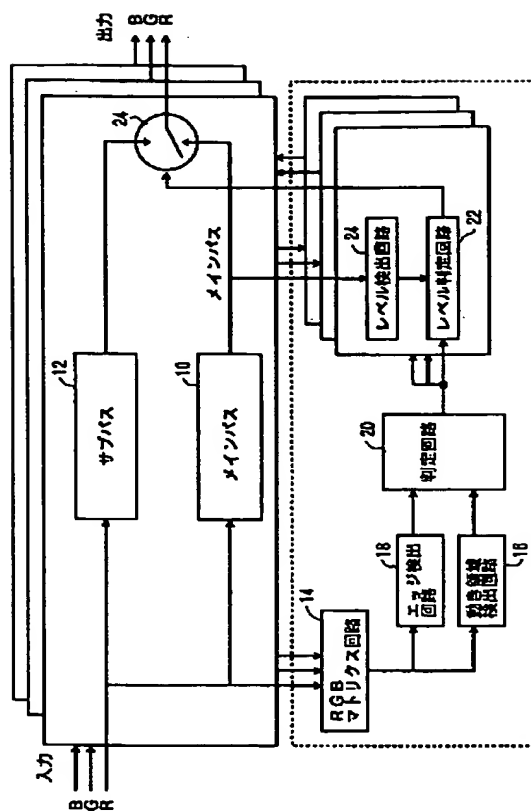


【図 11】

本発明回路を適用したディスプレイ駆動装置のブロック図



従来回路のブロック図



**This Page is Inserted by IFW Indexing and Scanning
Operations and is not part of the Official Record**

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- ☐ **BLACK BORDERS**
- ☐ **IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- ☐ **FADED TEXT OR DRAWING**
- ☒ **BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- ☐ **SKEWED/SLANTED IMAGES**
- ☐ **COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- ☐ **GRAY SCALE DOCUMENTS**
- ☐ **LINES OR MARKS ON ORIGINAL DOCUMENT**
- ☐ **REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- ☐ **OTHER:** _____

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.